

Roll No: MTV-14A-04

Roll No: MTV-12-04

Regn No: 12-AFED-2631

महर्षि दयानन्द विश्वविद्यालय, रोहतक

(हरियाणा राज्य विधान के अधिनियम २५/१९७५ के अन्तर्गत स्थापित)

मास्टर ऑफ टेक्नोलॉजी

इलेक्ट्रॉनिक्स एण्ड कम्युनिकेशन इंजीनियरिंग (वी०एल०एस०आई० डिजाइन)

प्रमाणित किया जाता है कि **मौ० शाबाब**

सुपुत्र/सुपुत्री श्री **सय्यद अल्लाऊद्दीन**

विद्यार्थी अल-फलाह स्कूल ऑफ इंजीनियरिंग एण्ड टेक्नोलॉजी

(एक स्वशासी संस्थान- NAAC से 'A' ग्रेड प्रत्यावन) धौज, फरीदाबाद को इस विश्वविद्यालय द्वारा मई, २०१४ में आयोजित तत्सम्बन्धी परीक्षा विशिष्टता के साथ प्रथम श्रेणी में उत्तीर्ण कर लेने के उपरान्त मास्टर ऑफ टेक्नोलॉजी, इलेक्ट्रॉनिक्स एण्ड कम्युनिकेशन इंजीनियरिंग (वी०एल०एस०आई० डिजाइन) की उपाधि प्रदान की जाती है।

MAHARSHI DAYANAND UNIVERSITY, ROHTAK

(Established Under Haryana Act No. 25 of 1975)

MASTER OF TECHNOLOGY

ELECTRONICS & COMMUNICATION ENGINEERING (VLSI DESIGN)

This is to certify that **MOHAMMAD SHADAB**

son/daughter of Shri **SAYED ALLOUDDIN**

a student of AL-FALAH SCHOOL OF ENGINEERING & TECHNOLOGY

(An Autonomous Institution - 'A' Grade Accredited by NAAC) Dhauj,

Faridabad, is hereby awarded the degree of **MASTER OF TECHNOLOGY,**

ELECTRONICS & COMMUNICATION ENGINEERING (VLSI DESIGN) on his/her

having passed the Examination for the said degree held in May-2014 by the above

mentioned college. He/She is placed in **FIRST DIVISION WITH DISTINCTION.**



परीक्षा-निर्वाहक

Controller of Examinations



कुलसचिव

Registrar

रोहतक, तिथि मार्च 31, 2015

Rohtak, Dated March 31, 2015





कुलपति

Vice-Chancellor



कुलाधिपति

Chancellor